



Asignatura: Electrónica
Código: 16410
Centro: Ciencias
Titulación: Física
Nivel: Grado
Tipo: Formación obligatoria
Nº de créditos: 6

ASIGNATURA / COURSE TITLE

Electrónica / [Electronics](#)

1.1. Código / Course number

16410

1.2. Materia / Content area

Electrónica / [Electronics](#)

1.3. Tipo / Course type

Formación obligatoria / [Compulsory subject](#)

1.4. Nivel / Course level

Grado / [Bachelor \(first cycle\)](#)

1.5. Curso / Year

3º / 3rd

1.6. Semestre / Semester

2º / 2nd

1.7. Idioma / Language

Español. Se emplea también Inglés en material docente / [In addition to Spanish, English is also used in teaching material](#)

1.8. Requisitos previos / Prerequisites

Ninguno. (*Recomendado: haber cursado Electromagnetismo I y II*) / [None. \(Recommended: having taken Electromagnetism I and II\)](#)



Asignatura: Electrónica
Código: 16410
Centro: Ciencias
Titulación: Física
Nivel: Grado
Tipo: Formación obligatoria
Nº de créditos: 6

1.9. Requisitos mínimos de asistencia a las sesiones presenciales / **Minimum attendance requirement**

NO es obligatoria la asistencia a las clases teóricas, Sí es obligatoria la asistencia a las sesiones prácticas y de laboratorio
NOT to lectures, YES to practice sessions and labs

1.10. Datos del equipo docente / **Faculty data**

Grupo: 536

Docente(s) / **Lecturer(s)** José Luis Castaño

Departamento de / **Department of** Física Aplicada

Facultad / **Faculty** Ciencias

Despacho - Módulo / **Office - Module** Módulo 12 Despacho 603

Teléfono / **Phone:** +34 91 497 4510

Correo electrónico/**Email:** jose.luis.castano@uam.es

Página web/ **Website:** <https://moodle.uam.es/>

Horario de atención al alumnado/**Office hours:** a acordar previamente en clase o por correo electrónico

Grupo: 531

Docente(s) / **Lecturer(s)** José Luis Castaño (Coordinador)

Departamento de / **Department of** Física Aplicada

Facultad / **Faculty** Ciencias

Despacho - Módulo / **Office - Module** Módulo 12 Despacho 603

Teléfono / **Phone:** +34 91 497 4510

Correo electrónico/**Email:** jose.luis.castano@uam.es

Página web/ **Website:** <https://moodle.uam.es/>

Horario de atención al alumnado/**Office hours:** a acordar previamente en clase o por correo electrónico

1.11. Objetivos del curso / **Course objectives**

OBJETIVOS / OBJETIVES

- Comprender los fundamentos y principios que gobiernan el comportamiento de los circuitos electrónicos, así como los distintos elementos de diseño y sus regímenes de funcionamiento.
- Conocer el papel que juegan en los circuitos tanto los componentes discretos (resistencias, condensadores, diodos y transistores) como los componentes integrados (amplificadores operacionales, etc).



Asignatura: Electrónica
Código: 16410
Centro: Ciencias
Titulación: Física
Nivel: Grado
Tipo: Formación obligatoria
Nº de créditos: 6

- Saber cómo aplicar las técnicas básicas de análisis para evaluar el funcionamiento de un circuito.
- Conocer los fundamentos de los sistemas analógicos y las aplicaciones de la amplificación operacional.
- Interpretar las especificaciones, parámetros y limitaciones, para reconocer la funcionalidad de un circuito y elegir el más adecuado para una aplicación concreta.
- Disponer de los fundamentos físicos necesarios para interpretar, seleccionar y valorar la aplicación de nuevos conceptos y desarrollos científicos y tecnológicos relacionados con la electrónica.
- Aprender de manera autónoma nuevos conocimientos y técnicas adecuados para la concepción, el desarrollo o la explotación de componentes, circuitos y sistemas electrónicos.
- Utilizar aplicaciones informáticas para apoyar el análisis y desarrollo de sistemas electrónicos.
- Conocer los principios digitales y los componentes básicos de los circuitos digitales.
- Conocer y entender las características funcionales de los circuitos combinacionales y secuenciales.
- Conocer, aprender y practicar la metodología del diseño digital.
- Ser capaz de analizar y de diseñar pequeños sistemas digitales que realicen tareas concretas, desde su concepción como bloques hasta su diseño con dispositivos.
- Familiarizarse con el uso de herramientas de diseño asistido por ordenador para la simulación y comprobación de diseños digitales.
- Entender el funcionamiento de los modernos sistemas digitales de medida, adquisición y transmisión de datos.

- To understand the fundamental and theoretical aspects concerning the behavior of electronic circuits, as well as the different elements of design and their operating modes.
- To be aware of the roles played in circuits by both discrete components (resistors, capacitors, diodes and transistors) and integrated components (operational amplifiers, etc.).
- To learn how to apply the basic techniques of analysis to evaluate the performance of a circuit.
- To know the basics of analog electronic systems and applications of the operational amplifier.
- To understand specifications, parameters and constraints, to recognize the functionality of a circuit and choose the most appropriate for a particular application.
- To have the physical foundations needed to interpret, select and evaluate the implementation of new scientific and technologic concepts and developments related to electronics.
- To learn independently new knowledge and techniques suitable for the design, development or exploitation of components, circuits and electronic systems.
- Using computer applications to support the analysis and development of electronic systems.



Asignatura: Electrónica
Código: 16410
Centro: Ciencias
Titulación: Física
Nivel: Grado
Tipo: Formación obligatoria
Nº de créditos: 6

- To understand the fundamental principles and the basic components of digital circuits.
- To understand the functional characteristics of sequential and combinational circuits.
- To know, to learn and to practice the digital design methodology
- To be able to analyze and to design small digital systems dedicated to detailed tasks, from the basic block diagram to the final detailed design.
- To be trained in the use of computer aided design tools for both, simulation and test of digital designs.
- To understand the operation principles of the modern digital measurement, data acquisition and transmission systems.

1.12. Contenidos del programa / Course contents

- 1 - Teoría de redes lineales:
 - 1a.- Elementos de circuitos.
 - 1b.- Métodos simplificados de análisis.
 - 1c.- Principio de superposición.
 - 1d.- Impedancia y análisis fasorial.
 - 1e.- Filtros.
 - 1f.- Máxima transferencia de señal en la interconexión de circuitos.
- 2 - Fundamentos de electrónica analógica:
 - 2a.- Amplificadores operacionales.
 - 2b.- Diodos.
 - 2c.- Transistores bipolares de unión.
 - 2d.- Transistores de efecto campo.
- 3 - Fundamentos de electrónica digital:
 - 3a.- Álgebras binarias y puertas lógicas.
 - 3b.- Familias lógicas.
 - 3c.- Circuitos combinacionales.
 - 3d.- Circuitos secuenciales.
- 4 - Conversiones analógica/digital y digital/analógica:
 - 4a.- Conversión analógica/digital (A/D).
 - 4b.- Conversión digital/analógica (D/A).

1.13. Referencias de consulta / Course bibliography

- Lecturas básicas de Teoría de redes lineales / [Textbooks on Theory of linear networks](#):

“Circuitos eléctricos”, J.W. Nilsson y S.A. Riedel. Ed. Prentice Hall, 7. edición (2006).



Asignatura: Electrónica
Código: 16410
Centro: Ciencias
Titulación: Física
Nivel: Grado
Tipo: Formación obligatoria
Nº de créditos: 6

- Lecturas básicas de Circuitos electrónicos / [Textbooks on Electronic circuits](#):

- “Electrónica”, A.R. Hambley. Ed. Prentice Hall (Pearson Educación), 2. edición (2001).
“Circuitos microelectrónicos”, A.S. Sedra y K.C. Smith. Ed. McGraw-Hill, 5. edición (2006).
“Análisis y diseño de circuitos electrónicos”, vols. 1 y 2, D.A. Neamen. Ed. McGraw-Hill, 1. edición (1999-2000).
“The art of electronics”, P. Horowitz and W. Hill .Ed. Cambridge, 2. edición (1989).

- Lecturas básicas de Cicuitos digitales / [Textbooks on Digital circuits](#):

- “Contemporary logic design”, R. H. Katz. Benjamin Cummings (1995).
“Digital design: principles & practices”, J. F. Wakerly. Prentice Hall (1994).
“Introducción al diseño electrónico digital”, J. P. Hayes. Addison-Wesley Iberoamericana (1996).
“Fundamentos de sistemas digitales”, T. L. Floyd (6. ed.). Prentice Hall (1997).
“Circuitos digitales y microprocesadores”, H. Taub. McGraw-Hill (1983).
“The art of electronics”, P. Horowitz and W. Hill .Ed. Cambridge, 2. edición (1989).

2. Métodos docentes / [Teaching methodology](#)

La enseñanza y el aprendizaje de esta asignatura, eminentemente práctica, incluye clases teóricas, clases de resolución de problemas, tutorías y realización de prácticas de laboratorio.

En las clases teóricas el profesor expondrá los fundamentos del análisis y diseño de circuitos eléctricos y electrónicos, así como los principios de funcionamiento de los dispositivos y circuitos más habituales. Esta exposición de los principios básicos va acompañada de ejemplos ilustrativos simples sobre el uso de de técnicas y la utilización de dispositivos.

En las clases de problemas el profesor resolverá parcialmente ejercicios propuestos con antelación, de tal modo que los estudiantes puedan resolver las dificultades encontradas al enfrentarse a ellos.

Las tutorías, individuales, son otra herramienta que permite a los estudiantes aclarar dudas y dificultades, encontradas tanto en el estudio de los principios teóricos como en su aplicación práctica.

Por último, las prácticas de laboratorio incluyen unas ocho sesiones donde los estudiantes tendrán que simular, montar, y medir, diferentes circuitos ilustrativos del material visto en teoría. Cada una de las prácticas incluye un trabajo preparatorio, la realización de la práctica propiamente dicha, y la elaboración de un informe sobre el trabajo realizado.

El trabajo desarrollado en las prácticas permitirá a los estudiantes familiarizarse, no sólo con el funcionamiento de un conjunto de circuitos de utilidad práctica, sino también con las herramientas habituales de simulación de circuitos, y con el equipamiento necesario para la prueba y medida de circuitos y sistemas electrónicos.



Asignatura: Electrónica
Código: 16410
Centro: Ciencias
Titulación: Física
Nivel: Grado
Tipo: Formación obligatoria
Nº de créditos: 6

3. Tiempo de trabajo del estudiante / **Student workload**

		Nº de horas	Porcentaje
Presencial	Clases teóricas	36 h (24,0%)	50% = 75 horas
	Clases prácticas	30 h (20,0%)	
	Otros (problemas en el aula)	6 h (4,0%)	
	Actividades de evaluación (controles)	3 h (2,0%)	
No presencial	Estudio semanal	63 h (42,0%)	50% = 75 horas
	Otros (preparación de sesiones prácticas y elaboración de informes)	12 h (8,0%)	
Carga total de horas de trabajo: 25 horas x 6 ECTS		150 h	

4. Métodos de evaluación y porcentaje en la calificación final / **Evaluation procedures and weight of components in the final grade**

La evaluación de la asignatura se hará en base a las calificaciones obtenidas en: tres pruebas intermedias al completar aproximadamente un tercio, dos tercios y tres tercios del programa; el examen final; las calificaciones obtenidas en las sesiones de laboratorio.

- Ambas partes, teoría y prácticas de laboratorio se puntúan sobre 10 puntos.
- La nota final de la asignatura se obtiene de las notas de teoría y prácticas por medio de la ecuación:

$$\text{Calificación: } 0.4 * \text{Prácticas} + 0.6 * \text{Teoría}$$

Para aprobar la asignatura es obligatorio obtener una nota mayor o igual a 5 puntos, tanto en la parte de teoría como en las prácticas. En caso contrario, la nota final que figurará en actas será como máximo de 4.5 puntos.

- La nota correspondiente a la parte de Teoría es la que resulta de:
 - ✓ La calificación de la prueba final (50%).



Asignatura: Electrónica
Código: 16410
Centro: Ciencias
Titulación: Física
Nivel: Grado
Tipo: Formación obligatoria
Nº de créditos: 6

- ✓ La calificación de las tres pruebas intermedias (50%).
 - ✓ Si este promedio anterior fuese inferior a la calificación de la prueba final, ésta última será la nota de teoría.
 - ✓ La no realización de cualquiera de las pruebas (final o intermedias) supone un cero en la calificación de esa prueba.
- La nota correspondiente a la parte de prácticas es la que resulta de promediar las calificaciones recibidas en cada una de las prácticas programadas a lo largo del curso, calificándose con cero aquellas prácticas no realizadas.
- La no realización del examen final o del 20% de las prácticas dará lugar a la calificación de no evaluado
- En la convocatoria extraordinaria la calificación será igualmente $(0.4 \cdot \text{Prácticas} + 0.6 \cdot \text{Teoría})$.

Las calificaciones iguales o superiores a 5, en teoría o en prácticas, obtenidas en la convocatoria ordinaria se conservan en la extraordinaria.

En esta última convocatoria el examen práctico consistirá en la realización de una práctica extraordinaria.

5. Cronograma* / Course calendar

Semana Week	Contenido Contents	Horas presenciales Contact hours	Horas no presenciales Independent study time
1	Tema 1. Elementos de circuitos. Leyes y métodos de análisis de circuitos lineales. Principio de superposición.	3 teóricas	3 estudio semanal
2	Tema 1. Impedancia y análisis fasorial. Filtros (I).	3 teóricas	3 estudio semanal
3	Tema 1. Filtros (II). Tema 2. Amplificadores operacionales (I).	3 teóricas 3 prácticas laboratorio (1ª sesión: sesión de CAD)	5 estudio semanal
4	Tema 2. Amplificadores operacionales (II).	3 teóricas	5 estudio semanal 1 preparación de 2ª sesión práctica
5	Tema 2. Diodos (I).	1 problemas en el aula 1 control (Tema 1) 1 teóricas 4 prácticas laboratorio (2ª sesión)	4 estudio semanal 1 elaboración de informe de 2ª sesión práctica
6	Tema 2. Diodos (II).	3 teóricas	5 estudio semanal 1 preparación de 3ª sesión práctica
7	Tema 2. Transistores bipolares de unión. Transistores de	3 teóricas 4 prácticas laboratorio	5 estudio semanal 1 elaboración de informe



Asignatura: Electrónica
 Código: 16410
 Centro: Ciencias
 Titulación: Física
 Nivel: Grado
 Tipo: Formación obligatoria
 Nº de créditos: 6

Semana Week	Contenido Contents	Horas presenciales Contact hours	Horas no presenciales Independent study time
	efecto campo.	(3ª sesión)	de 3ª sesión práctica
8	Tema 3. Algebras binarias y puertas lógicas (I).	2 problemas en el aula 1 teórica	5 estudio semanal 1 preparación de 4ª sesión práctica
9	Tema 3. Algebras binarias y puertas lógicas (II). Familias lógicas (I).	1 control (Tema 2) 2 teóricas 4 prácticas laboratorio (4ª sesión)	5 estudio semanal 1 elaboración de informe 4ª sesión práctica
10	Tema 3. Familias lógicas (II). Circuitos combinacionales (I).	3 teóricas	5 estudio semanal 1 preparación de 5ª sesión práctica
11	Tema 3. Circuitos combinacionales (II). Nociones de circuitos secuenciales (I).	3 teóricas 3 prácticas laboratorio (5ª sesión)	5 estudio semanal 1 elaboración de informe 5ª sesión práctica 1 preparación de 6ª sesión práctica
12	Tema 3. Nociones de circuitos secuenciales (II). Tema 4. Conversión A/D (I)	3 teóricas 4 prácticas laboratorio (6ª sesión)	4 estudio semanal 1 elaboración de informe 6ª sesión práctica 1 preparación de 7ª sesión práctica
13	Tema 4. Conversión A/D (II) Tema 4. Conversión D/A	1 problemas en el aula 2 teóricas 4 prácticas laboratorio (7ª sesión)	5 estudio semanal 1 preparación de 8ª sesión práctica
14		3 teóricas 4 prácticas laboratorio (8ª sesión)	4 estudio semanal
15		2 problemas en el aula 1 control (Temas 3 y 4)	
16	Examen final	3 evaluación final	

*Este cronograma tiene carácter orientativo